

问题：CPU屏如何与主控进行接线？

解答：CPU屏的种类和线数比较多，接法上往往没有mipi屏那么简单，总的来说分为两部分进行接线：

第一部分为data线：

data线根据屏的位数进行连线，参照规格书的TCON\_LCD表线序进行连线，不可随意更换线序，软件也不支持调整线序

第二部分为控制信号线：

1.总的连线规则参考以下链接图进行  
SRGB/8/9/16 bit CPU 屏接法说明如下表 1-4 所示：

表 1-4 SRGB/8/9/16bit CPU 屏接法说明

SOC PIN	SRGB	16bit-CPU (不带 TE)	9bit-CPU (不带 TE)	8bit-CPU (不带 TE)	16bit-CPU (带 TE)	9bit-CPU (带 TE)	8bit-CPU (带 TE)
LCD-VSYNC	LCD-VSYNC	LCD-CS			TE		
LCD-HSYNC	LCD-HSYNC	LCD-RD			LCD-RD		
LCD-CLK	LCD-DCLK	LCD-WR			LCD-WR		
LCD-DE	LCD-DE	LCD-RS			LCD-RS		
GPIO	/	/			CS		
LCD-PWM	LCD-PWM	LCD-PWM			LCD-PWM		
LCD-RST	LCD-RST	LCD-RST			LCD-RST		

2.其中对于RESET/CS/PWM等简单控制信号可以根据实际应用更换为其他GPIO进行控制，其他控制信号都是固定接法，不予许更改

3.对于带TE的屏，LCD-VSYNC pin脚必须给TE使用（不使用TE会有屏幕显示撕裂风险，不建议这么做）

4.对于CS pin若实际应用有多余可用的GPIO，建议使用GPIO进行控制，若无可用的GPIO可给CS使用，先确保使用的屏规格书上对CS是否有控制要求，若无控制要求，可通过接一个0R电阻到地的方式来使用。